

$\langle Zi \rangle$	$\rightarrow 0 \mid \dots \mid 9$	Ziffer
$\langle ZiF \rangle$	$\rightarrow \langle Zi \rangle \mid \langle ZiF \rangle \langle Zi \rangle$	Ziffernfolge
$\langle Bu \rangle$	$\rightarrow a \mid \dots \mid z \mid A \mid \dots \mid Z$	Buchstabe
$\langle BuZi \rangle$	$\rightarrow \langle Bu \rangle \mid \langle Zi \rangle$	alphanumerisches Zeichen
$\langle BuZiF \rangle$	$\rightarrow \langle BuZi \rangle \mid \langle BuZiF \rangle \langle BuZi \rangle$	alphanumerische Zeichenfolge
$\langle Na \rangle$	$\rightarrow \langle Bu \rangle \mid \langle Bu \rangle \langle BuZiF \rangle$	Name
$\langle C \rangle$	$\rightarrow \langle ZiF \rangle$	<i>int</i> -/ <i>uint</i> -Konstante
$\langle CC \rangle$	$\rightarrow '\langle BuZi \rangle'$	<i>char</i> -Konstante
$\langle BC \rangle$	$\rightarrow 0 \mid 1$	<i>bool</i> -Konstante
$\langle id \rangle$	$\rightarrow \langle Na \rangle \mid \langle id \rangle . \langle Na \rangle \mid \langle id \rangle [\langle A \rangle] \mid \langle id \rangle * \mid \langle id \rangle \&$	Identifizier ((Sub-)Variablenbezeichner)
$\langle F \rangle$	$\rightarrow \langle id \rangle \mid -_1 \langle F \rangle \mid (\langle A \rangle) \mid \langle C \rangle$	Faktor
$\langle T \rangle$	$\rightarrow \langle F \rangle \mid \langle T \rangle \cdot \langle F \rangle \mid \langle T \rangle / \langle F \rangle$	Term
$\langle A \rangle$	$\rightarrow \langle T \rangle \mid \langle A \rangle + \langle T \rangle \mid \langle A \rangle -_2 \langle T \rangle$	(algebraischer) Ausdruck
$\langle Atom \rangle$	$\rightarrow \langle A \rangle > \langle A \rangle \mid \langle A \rangle \geq \langle A \rangle \mid \langle A \rangle < \langle A \rangle \mid \langle A \rangle \leq \langle A \rangle \mid \langle A \rangle == \langle A \rangle \mid \langle A \rangle \neq \langle A \rangle \mid \langle id \rangle \neq null \mid \langle BC \rangle$	"Boolesche Variable"
$\langle BF \rangle$	$\rightarrow \langle id \rangle \mid \langle Atom \rangle \mid \sim \langle BF \rangle \mid (\langle BA \rangle)$	Boolescher Faktor
$\langle BT \rangle$	$\rightarrow \langle BF \rangle \mid \langle BT \rangle \wedge \langle BF \rangle$	Boolescher Term
$\langle BA \rangle$	$\rightarrow \langle BT \rangle \mid \langle BA \rangle \vee \langle BT \rangle$	Boolescher Ausdruck
$\langle An \rangle$	$\rightarrow \langle id \rangle = \langle A \rangle \mid \langle id \rangle = \langle BA \rangle \mid \langle id \rangle = \langle CC \rangle \mid$ $if \langle BA \rangle then \{ \langle AnF \rangle \} else \{ \langle AnF \rangle \} \mid$ $if \langle BA \rangle then \{ \langle AnF \rangle \} \mid$ $while \langle BA \rangle do \{ \langle AnF \rangle \} \mid$ $\langle id \rangle = \langle Na \rangle (\langle PaF \rangle) \mid$ $\langle id \rangle = new \langle Na \rangle *$	Zuweisung bedingte Anweisung
$\langle rAn \rangle$	$\rightarrow return \langle A \rangle \mid return \langle BA \rangle$	Schleife Funktionsaufruf mit Parametern
$\langle PaF \rangle$	$\rightarrow \varepsilon \mid \langle ParF \rangle$	Speicher allozieren
$\langle ParF \rangle$	$\rightarrow \langle A \rangle \mid \langle ParF \rangle , \langle A \rangle$	Return-Anweisung
$\langle AnF \rangle$	$\rightarrow \langle An \rangle \mid \langle AnF \rangle ; \langle An \rangle$	Parameterfolge nicht-leere Parameterfolge
$\langle program \rangle$	$\rightarrow \langle TypDF \rangle ; \langle VarDF \rangle ; \langle FunDF \rangle \mid$ $\langle VarDF \rangle ; \langle FunDF \rangle \mid$ $\langle TypDF \rangle ; \langle FunDF \rangle \mid$ $\langle FunDF \rangle$	Anweisungsfolge
$\langle TypDF \rangle$	$\rightarrow \langle TypD \rangle \mid \langle TypD \rangle ; \langle TypDF \rangle$	<i>C0</i> -Programm
$\langle TypD \rangle$	$\rightarrow typedef \langle Typ \rangle \langle Na \rangle$	ohne Typdeklarationen
$\langle Typ \rangle$	$\rightarrow \langle Na \rangle [\langle ZiF \rangle] \mid \langle Na \rangle * \mid struct \{ \langle VarDF \rangle \}$	ohne Variablendeklarationen
$\langle VarDF \rangle$	$\rightarrow \langle VarD \rangle \mid \langle VarD \rangle ; \langle VarDF \rangle$	ohne Typ- und Variablendeklarationen
$\langle VarD \rangle$	$\rightarrow \langle Na \rangle \langle Na \rangle$	Typdeklarationsfolge, nicht-leer
$\langle FunDF \rangle$	$\rightarrow \langle FunD \rangle \mid \langle FunDF \rangle ; \langle FunD \rangle$	Typdeklaration
$\langle FunD \rangle$	$\rightarrow \langle Na \rangle \langle Na \rangle (\langle PaDF \rangle) \{ \langle VarDF \rangle ; \langle rumpf \rangle \} \mid$ $\langle Na \rangle \langle Na \rangle (\langle PaDF \rangle) \{ \langle rumpf \rangle \}$	Array-Typ, Pointer, struct-Typ
$\langle PaDF \rangle$	$\rightarrow \varepsilon \mid \langle ParDF \rangle$	Variablendeklarationsfolge, nicht-leer
$\langle ParDF \rangle$	$\rightarrow \langle VarD \rangle \mid \langle VarD \rangle , \langle PaDF \rangle$	Variablendeklaration
$\langle rumpf \rangle$	$\rightarrow \langle rAn \rangle \mid \langle AnF \rangle ; \langle rAn \rangle$	nicht-leere Funktionsdeklarationsfolge
		Funktionsdeklaration mit lokalen Variablen
		Funktionsdeklaration ohne lokale Variablen
		Parameterdeklarationsfolge
		nicht-leere Parameterdeklarationsfolge
		Funktionsrumpf

Tabelle 1: Grammatik von *C0*

I-Type Data Transfer		R-Type Shift Operation	
<i>lb rt rs imm</i>	$rt = \text{sxt}(m_1(ea(c)))$	<i>sll rd rt sa</i>	$rd = \text{sll}(rt,sa)$
<i>lh rt rs imm</i>	$rt = \text{sxt}(m_2(ea(c)))$	<i>srl rd rt sa</i>	$rd = \text{srl}(rt,sa)$
<i>lw rt rs imm</i>	$rt = m_4(ea(c))$	<i>sra rd rt sa</i>	$rd = \text{sra}(rt,sa)$
<i>lbu rt rs imm</i>	$rt = 0^{24}m_1(ea(c))$	<i>sllv rd rt rs</i>	$rd = \text{sll}(rt,rs)$
<i>lhu rt rs imm</i>	$rt = 0^{16}m_2(ea(c))$	<i>srlv rd rt rs</i>	$rd = \text{srl}(rt,rs)$
<i>sb rt rs imm</i>	$m_1(ea(c)) = rt[7:0]$	<i>srav rd rt rs</i>	$rd = \text{sra}(rt,rs)$
<i>sh rt rs imm</i>	$m_2(ea(c)) = rt[15:0]$	R-Type Arithmetic, Logical Operation	
<i>sw rt rs imm</i>	$m_4(ea(c)) = rt$	<i>add rd rs rt</i>	$rd = rs + rt$
I-Type Arithmetic, Logical Operation, Test-and-Set		<i>addu rd rs rt</i>	$rd = rs + rt$
<i>addi rt rs imm</i>	$rt = rs + \text{sxt}(imm)$	<i>sub rd rs rt</i>	$rd = rs - rt$
<i>addiu rt rs imm</i>	$rt = rs + \text{sxt}(imm)$	<i>subu rd rs rt</i>	$rd = rs - rt$
<i>slti rt rs imm</i>	$rt = (rs < \text{sxt}(imm) ? 1 : 0)$	<i>and rd rs rt</i>	$rd = rs \wedge rt$
<i>sltui rt rs imm</i>	$rt = (rs < \text{sxt}(imm) ? 1 : 0)$	<i>or rd rs rt</i>	$rd = rs \vee rt$
<i>andi rt rs imm</i>	$rt = rs \wedge \text{zxt}(imm)$	<i>xor rd rs rt</i>	$rd = rs \oplus rt$
<i>ori rt rs imm</i>	$rt = rs \vee \text{zxt}(imm)$	<i>nor rd rs rt</i>	$rd = rs \bar{\vee} rt$
<i>xori rt rs imm</i>	$rt = rs \oplus \text{zxt}(imm)$	R-Type Test Set Operation	
<i>lui rt imm</i>	$rt = \text{imm}0^{16}$	<i>slt rd rs rt</i>	$rd = (rs < rt ? 1 : 0)$
I-Type Branch		<i>sltu rd rs rt</i>	$rd = (rs < rt ? 1 : 0)$
<i>bltz rs imm</i>	$pc = pc + (rs < 0 ? \text{imm}00 : 4)$	R-Type Jumps, System Call	
<i>bgez rs imm</i>	$pc = pc + (rs \geq 0 ? \text{imm}00 : 4)$	<i>jr rs</i>	$pc = rs$
<i>beq rs rt imm</i>	$pc = pc + (rs = rt ? \text{imm}00 : 4)$	<i>jalr rd rs</i>	$rd = pc + 4 \quad pc = rs$
<i>bne rs rt imm</i>	$pc = pc + (rs \neq rt ? \text{imm}00 : 4)$	<i>sysc</i>	System Call
<i>blez rs imm</i>	$pc = pc + (rs \leq 0 ? \text{imm}00 : 4)$	Coprorocessor Instructions	
<i>bgtz rs imm</i>	$pc = pc + (rs > 0 ? \text{imm}00 : 4)$	<i>eret</i>	Exception Return
J-Type Jumps		<i>movg2s rd rt</i>	$\text{spr}[rd] := \text{gpr}[rt]$
<i>j iindex</i>	$pc = \text{bin}_{32}(pc+4)[31:28]iindex00$	<i>movs2g rd rt</i>	$\text{gpr}[rt] := \text{spr}[rd]$
<i>jal iindex</i>	$R31 = pc + 4$ $pc = \text{bin}_{32}(pc+4)[31:28]iindex00$		

Tabelle 2: Assembler-Syntax MIPS, es gilt: $ea(c) = rs(c) +_{32} \text{sxtimm}(c)$

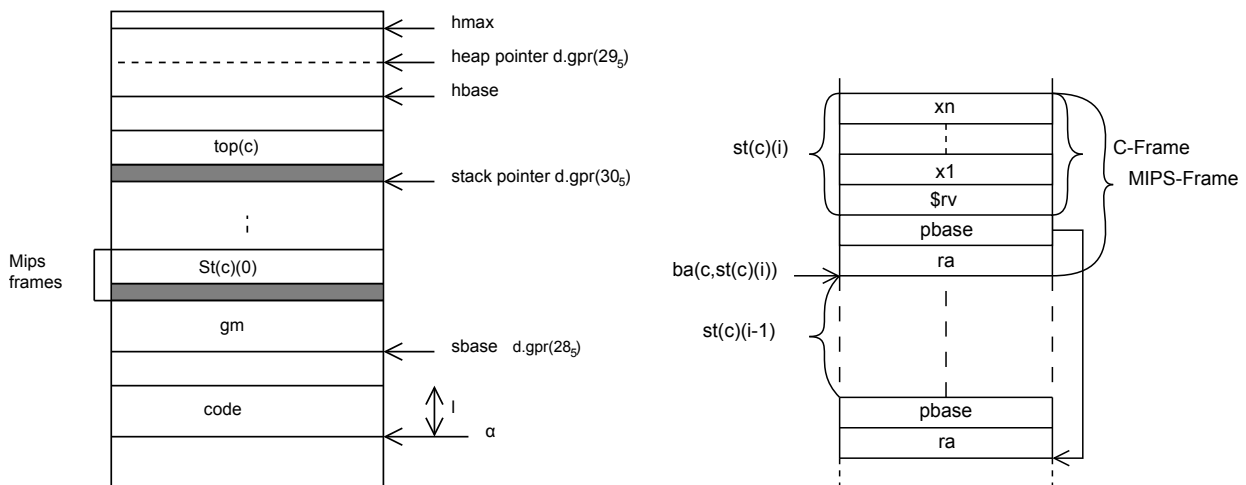


Abbildung 1: Memory-Layout + Stack-Layout des C0-Compilers

$e-consis(c, d) \equiv \forall xs \in SV(c) : (vtyp(c, xs) \in ET) \rightarrow d.m_4(ba(c, xs)) = zxt(c.m(xs))$
 $p-consis(c, d) \equiv \forall xs \in SV(c) : vtyp(c, xs) = t* \rightarrow d.m_4(ba(c, xs)) = ba(c, c.m(xs))$
 $c-consis(c, d) \equiv d.pc = start(\mathbf{hd}(c.lpr))$
 $r-consis(c, d) \equiv \forall i > 0 : pbase(c, d, i) = ba(c, st(c)(i-1)) \wedge \forall i > 0 : ra(c, d, i) = end(c.scalls(i)) +_{32} 4_{32}$
 $pi-consis(d) \equiv d.m_l(\alpha) = d^0.m_l(\alpha), \quad \alpha \text{ Startadresse des Codebereichs, } l \text{ Länge des Codebereichs.}$
 $hsp-consis(c, d) \equiv d.gpr(29_5) = ba(c, c.nh-1) + size(vtyp(c, c.nh-1))$
 $\quad \wedge d.gpr(30_5) = ba(c, top(c))$
 $limits(d) \equiv \alpha + l \leq sbase$
 $\quad \wedge \{d.gpr(30_5)\} + size(\$top(c)_1) + 8 < hbase$
 $\quad \wedge \{d.gpr(29_5)\} < hmax$
 $consis(c, d) \equiv e-consis(c, d) \wedge p-consis(c, d) \wedge c-consis(c, d) \wedge r-consis(c, d) \wedge pi-consis(d)$
 $\quad \wedge hsp-consis(c, d) \wedge limits(d) \wedge d.gpr(28_5) = sbase$

Tabelle 3: Compiler-Konsistenzrelationen

$$\mathbb{N} = \mathbb{N}_0 = \{0, 1, 2, \dots\}$$

$$\mathbb{N}_+ = \{1, 2, 3, \dots\}$$

Tabelle 4: Natürliche Zahlen

i				maskierbar	
0	reset	eev	abort	0	
1	ill	iev	abort	0	illegal instruction
2	mal	iev	abort	0	misaligned
3	pff	iev	repeat	0	page fault fetch
4	pfls	iev	repeat	0	page fault load/store
5	sysc	iev	continue	0	system call
6	ovf	iev	continue	1	overflow
7	I/O	eev	continue	1	

Tabelle 5: Interrupts der MIPS

i	spr(i)	
0	sr	status register
1	esr	exception sr
2	eca	exception cause register
3	epc	exception pc
4	edata	exception data
5	pto	page table origin
6	ptl	page table length
7	mode	mode register

Tabelle 6: Special-Purpose-Register der MIPS